

國立雲林科技大學電子工程系 115 學年度碩士班招生考試作業要點

一、考試項目：面試。

二、面試方式：

(一) 晶片與系統領域

面試分為 2 階段，第 1 階段由 2 位委員對 1 位考生進行 5 分鐘面試，第 2 階段由 2 位委員對 1 位考生進行 5 分鐘面試，每位考生需完成 2 場面試，始完成面試流程，時間共計 10 分鐘。

第 1 階段：基礎學科 (50%)。

第 2 階段：實務專題 (50%)，含 3 分鐘簡報(PPT)檔報告。

三、面試時程：

時間	活動內容	地點
09：00～12：00	面 試	工程三館-電子系 1 樓 ES101、ES102 教室 (詳見面試時間、地點公告表)